

### 3.1 Les processeurs

#### 3.1-1 Les processeurs TSX et PMX

Les processeurs automatés TSX P47-415 et TSX/PMX P47-455, P67-455, P87-455 et P107-455 intègrent de base une liaison FIP.

Cette liaison fonctionne par défaut en mode FIPWAY, l'automate doit alors être configuré à l'aide de l'outil XTEL-CONF pour que cette liaison passe en mode FIPIO.

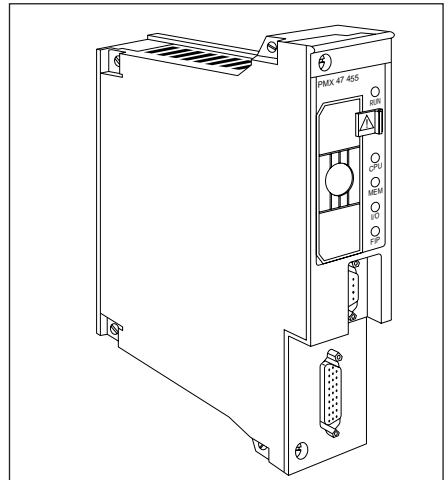
Pour plus de détails concernant cette configuration, se reporter au chapitre 5 de l'intercalaire D.

Le raccordement du processeur automate au bus FIPIO s'effectue à l'aide du bornier de raccordement TSX LES 65 ou TSX LES 75.

Ces processeurs automatés, en mode FIPIO, disposent des services suivants :

- système d'élection de l'arbitre de bus,
- client et serveur UNI-TE (échange de 128 octets maximum) pour les stations d'adresse 0 à 63,
- communication d'application à application par bloc fonction texte (échange de 128 octets maximum) pour les stations d'adresse 0 à 63.

Pour plus de détails concernant la description et les fonctions de la liaison FIP intégrée aux processeurs, se reporter au document "Mise en œuvre des processeurs modèle 40".

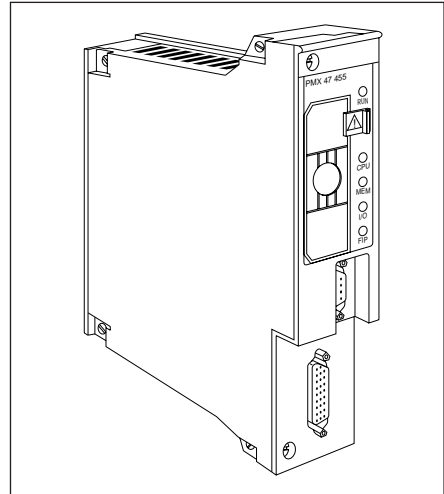


### 3.1 Les processeurs TSX et PMX

Les processeurs automates TSX P47-415 et TSX/PMX P47-455, P67-455, P87-455 et P107-455 intègrent de base une liaison FIP qui fonctionne par défaut en liaison FIPWAY.

Le raccordement du processeur automate au réseau FIPWAY s'effectue à l'aide du bornier de raccordement TSX LES 65 ou TSX LES 75.

Les automates modulaires ne supportent qu'une seule connexion FIP par automate, en plus de leur éventuelle connexion aux réseaux MAPWAY, TELWAY, UNI-TELWAY, ETHWAY ou MMS/ETHERNET.



Ces processeurs automates disposent des services suivants :

- système d'élection de l'arbitre de bus,
- base de données distribuée de mots communs comportant 0 ou 4 mots COM pour stations d'adresse 0 à 31 (les stations d'adresse supérieure à 31 ne produisent et ne consomment pas de mot commun),
- client et serveur UNI-TE (échange de 128 octets maximum) pour les stations d'adresse 0 à 63,
- communication d'application à application par bloc fonction texte (échange de 128 octets maximum) pour les stations d'adresse 0 à 63,
- communication d'application à application prioritaire par bloc fonction télégramme (échange de 16 octets maximum) pour les stations d'adresse 0 à 15.

Pour plus de détails concernant la description et les fonctions de la liaison FIP intégrée aux processeurs, se reporter au document "Mise en œuvre des processeurs modèle 40".